

ผลงานวิจัย

ระดับผลงาน :	OWNED ELITEPRIV8 by https://t.me/fuuueuee
รหัสผลงาน :	620701000018
ชื่อผลงาน :	Active stabilisation design of DC-DC converters with constant power load using a sampled discrete-time model: stability analysis and experimental verification
ชื่อวารสาร/ ชื่อการประชุม :	IET POWER ELECTRONICS
อาจารย์ที่เข้าร่วม :	Matheepot Phattanasak
นักศึกษาที่เข้าร่วม :	
วันที่ตีพิมพ์/นำเสนอ :	07/08/2561 - 07/08/2561
ฉบับที่ :	9
เล่มที่ :	1519-1528
ค่าน้ำหนัก :	1.00
